|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  |  | | **BM.01-QT.TTr&DBCL.01**  **30/5/18-REV:0** | |
| KHOA CNTT  **BỘ MÔN KỸ THUẬT MÁY TÍNH** | | **ĐỀ THI KẾT THÚC HỌC PHẦN**  HỆ ĐẠI HỌC CHÍNH QUY  *(Dành cho ngành CNTT)*  Học Kỳ: 2 – Năm học: 2020 - 2021 | | 9001 2015 |
| Học phần: Kỹ thuật vi xử lý  **PHIẾU THI SỐ: 01**  *Thời gian làm bài: 45 phút* | | Trưởng Bộ môn  *(Ký, ghi rõ họ tên)* |
| **Câu 1 (2 điểm):** Phân tích cấu trúc bộ VXL 8088, xác định cơ chế thực hiện 1 lệnh của bộ vi xử lý 8088.  **Câu 2 (2 điểm):** Phân tích, xác định khi CPU thực hiện lệnh ghi dữ liệu vào bộ nhớ thì các chân tín hiệu ALE và READY có thể cùng có tín hiệu tại một thời điểm không ?  **Câu 3 (3 điểm):** Cho các giá trị : AX= 68E3h, DX=893Fh, BX=942Dh, DS=864Ch,[8F930h]=72h. Xác định ô nhớ có địa chỉ vật lý 961CFh lưu giá trị bao nhiêu sau khi CPU thực hiện 3 lệnh liên tiếp sau đây: 8A6743h ; 8BD8h ; 88B72C8Ah?  **Câu 4 (3 điểm):** Xác định giá trị AX sau khi CPU thực hiện đoạn mã sau :  MOV AX,0430h  MOV CX,6B93h  MOV CL,AH  lap1:  SHR AX,CL  INC CH  CMP CH,6Dh  JNE lap1 | | | | |
| *Sinh viên không đư­ợc tẩy xoá hoặc viết vào phiếu thi.* | | | | |

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  |  | | **BM.01-QT.TTr&DBCL.01**  **30/5/18-REV:0** | |
| KHOA CNTT  **BỘ MÔN KỸ THUẬT MÁY TÍNH** | | **ĐỀ THI KẾT THÚC HỌC PHẦN**  HỆ ĐẠI HỌC CHÍNH QUY  *(Dành cho ngành CNTT)*  Học Kỳ: 2 – Năm học: 2020 - 2021 | | 9001 2015 |
| Học phần: Kỹ thuật vi xử lý  **PHIẾU THI SỐ: 02**  *Thời gian làm bài: 45 phút* | | Trưởng Bộ môn  *(Ký, ghi rõ họ tên)* |
| **Câu 1 :** Phân tích muốn kiểm tra điều kiện biến Var1 có lớn hơn biến Var2 hay không thì bộ VXL 8088 sẽ phải thực hiện những thao tác gì?  **Câu 2 :** Phân tích, xác định khi CPU nhận được một tín hiệu qua chân TEST thì ngay sau đó chân ALE có thể có tín hiệu không?  **Câu 3 :** Cho các giá trị : DX= 83DAh, BX=272Ch, CX=32DEh, DS=1C2Ah, [1EA05h]=85h. Xác định ô nhớ có địa chỉ vật lý 2DB1Bh lưu giá trị bao nhiêu sau khi CPU thực hiện 3 lệnh liên tiếp sau đây: 8A6F39h ; 8BD9h; 88B79D92h.  **Câu 4 :** Xác định giá trị BX sau khi CPU thực hiện đoạn mã sau :  MOV BX,2602h  MOV DX,0482h  MOV CL,DH  LAP1:  ROL BX,CL  ADD DL,2  CMP DL,84h  JBE LAP1 | | | | |
| *Sinh viên không đư­ợc tẩy xoá hoặc viết vào phiếu thi.* | | | | |
|  |  | | **BM.01-QT.TTr&DBCL.01**  **30/5/18-REV:0** | |
| KHOA CNTT  **BỘ MÔN KỸ THUẬT MÁY TÍNH** | | **ĐỀ THI KẾT THÚC HỌC PHẦN**  HỆ ĐẠI HỌC CHÍNH QUY  *(Dành cho ngành CNTT)*  Học Kỳ: 2 – Năm học: 2020 - 2021 | | 9001 2015 |
| Học phần: Kỹ thuật vi xử lý  **PHIẾU THI SỐ: 03**  *Thời gian làm bài: 45 phút* | | Trưởng Bộ môn  *(Ký, ghi rõ họ tên)* |
| **Câu 1 :** Phân tích công thức MIPS, giải thích tại sao hiện nay việc sản xuất bộ VXL tập trung vào tăng số nhân?  **Câu 2 :** Phân tích, xác định khi chân READY của 8088 có tín hiệu thì các chân A16S3 – A19S6 có thể có tín hiệu hay không, nếu có thì truyền tín hiệu gì?  **Câu 3 :** Cho các giá trị : CX= 5C5Fh, AX=8492h, BP=98A2h, SS=423Dh, [4EECFh] =6Dh. Xác định ô nhớ có địa chỉ vật lý 4F10Eh lưu giá trị bao nhiêu sau khi CPU thực hiện 3 lệnh liên tiếp sau đây: 8AA65D32h; 8BC8h; 888E9C34h.  **Câu 4 :** Xác định giá trị BX sau khi CPU thực hiện đoạn mã sau :  MOV BX,146Dh  MOV CX,7906h  SUB CX,0002h  LAP1:  SHR BX,CL  INC CH  CMP CH,7Ah  JNA LAP1 | | | | |
| *Sinh viên không đư­ợc tẩy xoá hoặc viết vào phiếu thi.* | | | | |

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  |  | | **BM.01-QT.TTr&DBCL.01**  **30/5/18-REV:0** | |
| KHOA CNTT  **BỘ MÔN KỸ THUẬT MÁY TÍNH** | | **ĐỀ THI KẾT THÚC HỌC PHẦN**  HỆ ĐẠI HỌC CHÍNH QUY  *(Dành cho ngành CNTT)*  Học Kỳ: 2 – Năm học: 2020 - 2021 | | 9001 2015 |
| Học phần: Kỹ thuật vi xử lý  **PHIẾU THI SỐ: 04**  *Thời gian làm bài: 45 phút* | | Trưởng Bộ môn  *(Ký, ghi rõ họ tên)* |
| **Câu 1 :** So sánh, phân tích kiến trúc song song và kiến trúc đồng vi xử lý trong vấn đề nâng cao công suất hệ vi xử lý.  **Câu 2 :** Phân tích, xác định trong trường hợp tín hiệu truyền từ chân AD7 của 8088 đi đến Bus địa chỉ thì những chân tín hiệu nào khác của bộ vi xử lý 8088 có liên quan?  **Câu 3 :** Cho các giá trị : AX= 239Dh, BX=34D5h, DS=43F3h, [47483h]=72h. Xác định ô nhớ có địa chỉ vật lý 4A1A9h lưu giá trị bao nhiêu sau khi CPU thực hiện 3 lệnh liên tiếp sau đây: 8A677Eh; 8AF8h; 8887A42Dh.  **Câu 4 :** Xác định giá trị AX sau khi CPU thực hiện đoạn mã sau :  MOV AX,233Bh  MOV CX,0800h  ADD CL,4  LAP1:  SHL AX,CL  INC CH  CMP CH,0Ah  JB LAP1 | | | | |
| *Sinh viên không đư­ợc tẩy xoá hoặc viết vào phiếu thi.* | | | | |

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  |  | | **BM.01-QT.TTr&DBCL.01**  **30/5/18-REV:0** | |
| KHOA CNTT  **BỘ MÔN KỸ THUẬT MÁY TÍNH** | | **ĐỀ THI KẾT THÚC HỌC PHẦN**  HỆ ĐẠI HỌC CHÍNH QUY  *(Dành cho ngành CNTT)*  Học Kỳ: 2 – Năm học: 2020 - 2021 | | 9001 2015 |
| Học phần: Kỹ thuật vi xử lý  **PHIẾU THI SỐ: 05**  *Thời gian làm bài: 45 phút* | | Trưởng Bộ môn  *(Ký, ghi rõ họ tên)* |
| **Câu 1 :** Phân tích ý nghĩa, cơ chế làm việc của việc dồn kênh và phân kênh trong hệ VXL.  **Câu 2 :** Phân tích, xác định có trường hợp nào cả 2 chân DEN và chân DT/R của 8088 cùng có tín hiệu hay không ?  **Câu 3 :** Cho các giá trị : AX= 1838h, BX=29D1h, DS=8DEAh, [98EDCh]=4Fh. Xác định ô nhớ có địa chỉ vật lý 92E4Bh lưu giá trị bao nhiêu sau khi CPU thực hiện 3 lệnh liên tiếp sau đây: 8AA76B86h; 8BD8h; 886773h.  **Câu 4 :** Xác định giá trị AX sau khi CPU thực hiện đoạn mã sau :  MOV DX, 7802h  MOV BX, 0004h  MOV AX, 0002h  MOV CL,DL  LAP1:  MUL BL  SUB BL,2  LOOP LAP1 | | | | |
| *Sinh viên không đư­ợc tẩy xoá hoặc viết vào phiếu thi.* | | | | |

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  |  | | **BM.01-QT.TTr&DBCL.01**  **30/5/18-REV:0** | |
| KHOA CNTT  **BỘ MÔN KỸ THUẬT MÁY TÍNH** | | **ĐỀ THI KẾT THÚC HỌC PHẦN**  HỆ ĐẠI HỌC CHÍNH QUY  *(Dành cho ngành CNTT)*  Học Kỳ: 2 – Năm học: 2020 - 2021 | | 9001 2015 |
| Học phần: Kỹ thuật vi xử lý  **PHIẾU THI SỐ: 06**  *Thời gian làm bài: 45 phút* | | Trưởng Bộ môn  *(Ký, ghi rõ họ tên)* |
| **Câu 1 :** Phân tích xác định các thành phần chính cần phải có trong 1 bộ vi xử lý.  **Câu 2 :** Phân tích, xác định khi chân A8 của bộ vi xử lý 8088 có tín hiệu thì chân DEN có thể có tín hiệu hay không?  **Câu 3 :** Cho các giá trị : DX= 2173h, BX=9E32h, DS=1928h, [23106‬h]=5Ch. Xác định ô nhớ có địa chỉ vật lý 2596Fh lưu giá trị bao nhiêu sau khi CPU thực hiện 3 lệnh liên tiếp sau đây: 8ADEh; 8A5765h; 8897CE28h.  **Câu 4 :** Xác định giá trị AX sau khi CPU thực hiện đoạn mã sau :  MOV AX, 250  MOV BX, 100Ah  MOV CL, 0012h  LAP1:  DIV BL  SUB CX,8  XOR AH,AH  LOOP LAP1 | | | | |
| *Sinh viên không đư­ợc tẩy xoá hoặc viết vào phiếu thi.* | | | | |

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  |  | | **BM.01-QT.TTr&DBCL.01**  **30/5/18-REV:0** | |
| KHOA CNTT  **BỘ MÔN KỸ THUẬT MÁY TÍNH** | | **ĐỀ THI KẾT THÚC HỌC PHẦN**  HỆ ĐẠI HỌC CHÍNH QUY  *(Dành cho ngành CNTT)*  Học Kỳ: 2 – Năm học: 2020 - 2021 | | 9001 2015 |
| Học phần: Kỹ thuật vi xử lý  **PHIẾU THI SỐ: 07**  *Thời gian làm bài: 45 phút* | | Trưởng Bộ môn  *(Ký, ghi rõ họ tên)* |
| **Câu 1 :** Phân tích, xác định thông số T trong công thức MIPS có liên quan thế nào với bộ nhớ Cache.  **Câu 2 :** Phân tích, xác định khi bộ vi xử lý 8088 thực hiện lệnh ghi dữ liệu vào bộ nhớ, có phải chân tín hiệu TEST sẽ nhận tín hiệu trước khi chân WR truyền tín hiệu ra ngoài?  **Câu 3 :** Cho các giá trị: CX= 7A19h, BX=9ECDh, DS=9B73h, [A8997h]=3Fh. Xác định ô nhớ có địa chỉ vật lý A789Bh lưu giá trị bao nhiêu sau khi CPU thực hiện 3 lệnh liên tiếp sau đây: 8BCBh; 8A8F9A33h; 888F9E22h.  **Câu 4 :** Xác định giá trị AX sau khi CPU thực hiện đoạn mã sau :  MOV BX, 0C04H  MOV AX, 82BEH  MOV CL, BL  LAP1:  SHR AX,CL  ADD BL,CL  CMP BL,0Ah  JB LAP1 | | | | |
| *Sinh viên không đư­ợc tẩy xoá hoặc viết vào phiếu thi.* | | | | |

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  |  | | **BM.01-QT.TTr&DBCL.01**  **30/5/18-REV:0** | |
| KHOA CNTT  **BỘ MÔN KỸ THUẬT MÁY TÍNH** | | **ĐỀ THI KẾT THÚC HỌC PHẦN**  HỆ ĐẠI HỌC CHÍNH QUY  *(Dành cho ngành CNTT)*  Học Kỳ: 2 – Năm học: 2020 - 2021 | | 9001 2015 |
| Học phần: Kỹ thuật vi xử lý  **PHIẾU THI SỐ: 08**  *Thời gian làm bài: 45 phút* | | Trưởng Bộ môn  *(Ký, ghi rõ họ tên)* |
| **Câu 1 :** Phân tích, xác định tính chất gì trong việc xác định công suất bộ xử lý ảnh hưởng đến khả năng tăng dung lượng bộ nhớ trong hệ vi xử lý.  **Câu 2 :** Phân tích, xác định khi trên bus địa chỉ đang nhận tín hiệu truyền từ bộ vi xử lý 8088, thì những chân tín hiệu nào của 8088 cũng đang phải truyền tín hiệu ra ngoài?  **Câu 3 :** Cho các giá trị : CX= 7E32h, BX=9245h, DS=63EBh, [6F290h]=5Ah. Xác định ô nhớ có địa chỉ vật lý 6BD37h lưu giá trị bao nhiêu sau khi CPU thực hiện 3 lệnh liên tiếp sau đây: 8A8F9B21h; 8BD9h; 884F2Dh.  **Câu 4 :** Xác định giá trị BX sau khi CPU thực hiện đoạn mã sau :  MOV BX, 3E02h  MOV CX,2402h  ADD CL,BL  LAP1:  SHR BX,CL  SUB CH,2  CMP CH,20H  JA LAP1 | | | | |
| *Sinh viên không đư­ợc tẩy xoá hoặc viết vào phiếu thi.* | | | | |